### Design & Layout elektronischer Schaltungen

THD → Through Hole Devices (Bauelemente, welche durch Bohrlöcher angebracht werden)

SMD → Surface Mounted Devices (Bauelemente, welche direkt auf der Platine angebracht werden, meist auf der Lötseite)

### 1. Technik der Leiterplatte

#### Aufbau:

- Besteht aus einem Isolator, auf den eine Kupferschicht aufgetragen ist
- Bohrungen (Drill-Löcher) werden für die entsprechenden Bauelemente eingefügt
- Bauelemente haben Pins, welche durch die Löcher von der Bestückungsseite auf die Lötseite geschoben werden und mit Hilfe von Lötzinn verlötet werden
- Die Lötstelle wird auch Lötauge genannt

#### Herstellungsprinzip:

- Über dem Isolator liegen neben der Kupferschicht auf ein Ätzschutz und eine lichtempfindliche Fotoschicht
- → Das gewünschte Leiterbahnlayout mit den Lötaugen wird mit fotografischem Verfahren, manuell oder mit Siebdruck aufgebracht → Ergebnis: PCB → Printed Curcuit Board
- → Platine wird geätzt, dabei werden die Kupferanteile an allen zuvor markierten Stellen weggeätzt
- → Drill-Löcher werden gebohrt und die Platine wird bestückt
- → Zum Schluss werden die Bauteile verlötet (elektronische und mechanische Verbindung)

## 2. <u>ECAD (Electronik Computer Aided Design) bzw. EDA (Electronic Design Automation)</u>

Das Prinzip aller EDA-Produkte: LOGIK <-> PHYSIK

Logik: Erfassung des Schaltplans (schematic editor) → Grafikeditor

Physik: Entflechtung der Platine (board editor) → Grafikeditor

Vergleich zum Texteditor → gleiche Funktionen (erstellen, ändern, einfügen, löschen, ersetzen)

- → Grafikeditoren bearbeiten mehrere Layer zur gleichen Zeit (Multi-Layer-Editor)
- → Jeder Layer hat einen eigenen Informationsgehalt
- → Klare Trennung der Information und doch alles zusammenhalten

### 3. Projektablauf

Idee  $\rightarrow$  Pflichtenheft  $\rightarrow$  Schematic Editor  $\rightarrow$  Schaltplan (Logik)  $\rightarrow$  Board Editor  $\rightarrow$  Platine (Physik)  $\rightarrow$  TEST  $\rightarrow$  Datei (Herstellungsdaten)  $\rightarrow$  Fabrikation  $\rightarrow$  fertiges Produkt

# 4. Der Schaltplan

# 4.1 Elemente des Schaltplans

Symbol:= ist die grafische Darstellung einer elektronischen Funktion Vgl. Mathematik → Funktionen, die von einer oder mehrerer Variablen abhängen

→ 
$$y = f(x), y = f(x_1, x_2)$$

Elektronik  $\rightarrow$  Schaltungen, die ein oder mehrere Eingänge verarbeiten und auf einen Ausgang führen

Beispiele:

NICHT / NOT

UND / AND



